

PCIE-LP7204 | 2 포트 Low Profile PCI Express RS-422/485 시리얼 통신카드(16C950, DB9M)

	<ul style="list-style-type: none"> ▶ 각 포트는 개별적으로 RS-422 또는 RS-485로 구성 가능 ▶ 버퍼<128-바이트 FIFO(First In First Out)>가 내장된 16C950 UART ▶ 각 포트의 최대 전송속도: 921.6K bps ▶ Oscillator와 clock prescalar는 폭넓은 데이터 전송속도 지원 ▶ 9-비트 프로토콜 Framing 지원 ▶ PCI Express 1배속 규격 및 모든 Low Profile PCI Express 슬롯과 호환 ▶ 2개의 DB-9M 커넥터가 있는 36인치 케이블(기본 제공) ▶ RoHS와 WEEE 지침 준수
-----------------------------------------------------------------------------------	----------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------------

개요

PCIE-LP7204는 RS-422 또는 485로 구성 가능한 2-포트 Low Profile PCI Express RS-422/485 시리얼 통신 카드이며, 모든 모뎀 제어 신호는 다양한 시리얼(직렬) 주변기기와 호환성 극대화를 구현합니다. 데이터집약적 응용 프로그램에서 신뢰할 수 있는 921.6K bps 고속 통신이 가능한 128-바이트 Tx/Rx FIFO(First In First Out)>가 내장된 16C950 UART를 사용하며, 이 고성능 UART는 9-비트 framing을 지원은 물론, 레거시 16550 응용 프로그램과 완벽하게 호환됩니다. 또한, 14.7456 Oscillator(발진기) 및 UART의 유연한 Clock Prescalar는 폭 넓은 표준 및 비-표준 전송 속도를 지원합니다. RS 485 모드에서 송신기는 하드웨어에서 자동으로 활성화되며, 응용 프로그램 소프트웨어를 제어할 필요가 없습니다. 다시 말해서 PCIE-LP7204는 표준 시리얼 통신 응용 프로그램을 사용함으로써 버스 경합 및 데이터 손상의 위험이 없습니다. PCIE-LP7204는 Low Profile PCI Express 슬롯이 있는 1배속 PCI Express 카드와 호환되며, 표준 크기의 PCI Express 슬롯용은 PCIE-SH7204입니다. 제품은 모두 DB9M 커넥터가 있는 36인치 케이블이 기본으로 제공됩니다.

기능 및 구성	
•호스트 인터페이스	PCI Express
•포트 수	2
•전기적 인터페이스	RS-422, RS-485
•RoHS	예
•UART	950 UART
•시리얼 커넥터	DB9M
•PC 브라켓	Low Profile
•통신 칩	16C950
•Oscillator	14.7456 MHz
•데이터 전송속도(최대)	921.6K bps
•데이터 전송거리(최대)	4,000 피트
•케이블 커넥터	DB9M(2)
•보드 커넥터	DB25M
•치수	5.75 인치(길이) x 2.54인치(폭)
•작동 온도	0 - +70°C
•비-작동 온도	-50 - +105°C
•습도	10% ~ 90% 상대습도, 비-응축

용어 해설

*FIFO(First In First Out의 약어): 데이터가 버퍼에서 조작되는 순서. 기억 공간에서 자료를 저장하고 회수하는 방법의 일종으로, 먼저 저장된 자료가 먼저 회수되는 것.

*Oscillator(발진기): 전자관 또는 반도체 등을 이용하여 전기적 진동을 발생시키는 장치.

*Framing(짜맞추기): 송신 측이 비동기 직렬 방식으로 데이터를 송신하고 있을 때, 수신 측에서 한 데이터의 시작 비트와 종료 비트를 검출할 수 없는 상태.

주문 정보	
PCIE-LP7204	2-포트 Low Profile PCI Express RS-422/485 시리얼 통신 카드(16C950 UART, DB9M)
PCIE-SH7204	2-포트 PCI Express RS-422/485 시리얼 통신 카드(16C950 UART, DB9M)

이 문서 내의 모든 사양은 예고 없이 변경 될 수 있습니다.



서울특별시 영등포구 양평동3가 16번지 우림 e-BIZ센터 309호
 전화: 02)2164-9933 팩스: 02)2164-9229 이메일: asanst@asanst.com
 “ELK”와 “JUPITER”는 아산에스티의 등록상표입니다.